

目录

|                         |   |
|-------------------------|---|
| 使用方法.....               | 2 |
| 比较类型.....               | 2 |
| 自动.....                 | 2 |
| 指定.....                 | 3 |
| BOM 文件 .....            | 3 |
| 特殊说明.....               | 4 |
| 原理图 RenameFix 的说明 ..... | 4 |
| 背景.....                 | 4 |
| 举例.....                 | 4 |
| 程序作用.....               | 5 |
| 使用方法.....               | 5 |
| BOM 文件格式说明.....         | 5 |

说明：各个版本的软件可能存在某些差异，因此您的软件(界面/操作)可能会与本文档略有不同。

## 使用方法

先点击菜单 **文件(File)** – **选择文件 1(Browse 1st file )...**，选择要比较的第一个文件。参见下图：



然后点击菜单 **文件(File)** – **选择文件 2(Browse 2nd file )...**，选择要比较的第二个文件。参见下图：



文件选择完成后，点击菜单 **比较(Compare)** – **执行(Execute)** 即可。参见下图：



## 比较类型

### 自动

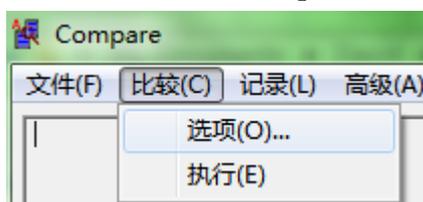
如果没有指定比较类型，程序会自动按以下顺序尝试按照扩展名自动执行相应的比较。

| 扩展名 | 比较规则 | 备注 |
|-----|------|----|
|-----|------|----|

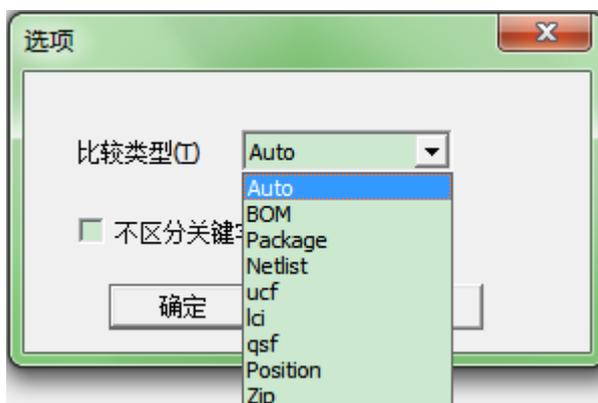
|      |                |             |
|------|----------------|-------------|
| .ucf | Xilinx ucf     |             |
| .lci | Lattice lci    |             |
| .qsf | Altera .qsf    |             |
| .zip | Zip Compressed |             |
| .xls | BOM            |             |
|      | Netlist        | 不按文件名, 直接尝试 |
|      | Package        | 不按文件名, 直接尝试 |
|      | Position       | 不按文件名, 直接尝试 |
|      | BOM            |             |

## 指定

可以通过菜单**比较(Compare) – 选项...(Options...)**选择要比较的类型。参见下图:



可以选择的类型如下:



如果选择了比较类型, 则程序只会按照选定的规则比较。

## BOM 文件

如果是 BOM 文件, 则会出现字段选择对话框:



程序会自动猜测相应的字段，如果与您要求不符，请手工选择。

## 特殊说明

### 原理图 RenameFix 的说明

#### 背景

Capture 生成网表时，有时为了保证网表名称的唯一性，需要对网表重命名，在后面添加“\_1234567”（下划线+一串数字）。有可能 Capture 在两次生成网表是对重命名的处理不一样。

此外，有时确实是设计人员对原理图的网表进行了改名，但是连接关系没有发生变化。

#### 举例

原理图中有两页，每页上都有 TDI 信号，但这两页上的 TDI 是没有关系的，因此不会体现在 Off-Page connector 或者 Hierarchy port 中。

那么，Capture 生成时，其中一页上的 TDI 会生成“TDI; ....”网表，另一页上则会生成“TDI\_1234567; .....”类似的网表。

但是，每次生成网表时网表名可能不一样。

在 Allegro 调入网表时，这种改名，不会导致连接关系的丢失，但是会导致属性的丢失。

比如，原来对某个 TDI 网表加了阻抗控制，若下一次生成网表时被改名为 TDI\_7654321，那么原来的阻抗控制属性就丢了。

这种问题的一个解决方法：对这类网表进行精确命名控制，比如不同页上的 TDI 叫不同的名字，如：TDI\_FPGA1，TDI\_CPLD，TDI\_FPGA2 等。

这个方法不适合背板等对称性很强的设计。

甚至即使使用了分页符，仍有可能出现下列情况：

一次网表为“TEST; R1.1 R2.1”；另一次为“TEST\_11223344; R1.1 R2.1”；

## 程序作用

先比较两个网表，得到两个网表间重命名的对应关系，然后借助该对应关系对网表文件进行查找替换，生成新的网表文件。

## 使用方法

在网表比较后，点击菜单 **高级(Advanced) – Rename Fix 网表文件 n (Rename Fix File n)** (根据需要 n 选择 1 或者 2)；

这时会提示指定新的网表文件名，缺省的文件名是“原网表文件名+ ‘\_RenameFix’ + ‘.net’”。

(比如，原来文件名是“d:\1.net”，则缺省的新文件名是“d:\1\_RenameFix.net”。)

用户可以指定其他的新网表文件名。

确认新网表文件的文件名后，程序会执行查找替换过程，然后提示操作完成。

经过 RenameFix 后的网表，可以消除上文提到的 Rename 现象。

## BOM 文件格式说明

可以支持 Excel 2000 文件，但建议把 Excel 文件转换为纯文本文件再比较。Excel 中注意单元格内容不能出现 Alt+Enter 的软换行。

支持 Orcad Capture 导出的 BOM 文件。

文件首行应为表头，如果表头前有其他内容，应予以删除。

关键字（通常为物料编码）不能为空，如果有为空的，可以用 NA 代替。

器件位置序号请以英文逗号(,)分隔。

Revision History

| Date       | Version | Author | Changes                       |
|------------|---------|--------|-------------------------------|
| 2019/9/19  |         |        | 增加了比较类型的规则和设定说明；              |
| 2014/9/8   |         |        | 补充了 BOM 文件格式要求。               |
| 2014/6/9   |         |        | 页脚上方增加横线；                     |
| 2012/11/16 |         |        | 页脚增加主页链接；                     |
| 2012/3/20  |         |        | 设置标题，增加目录；                    |
| 2012/2/22  |         |        | 修改错别字；                        |
| 2012/2/21  |         |        | 增加页眉页脚；                       |
| 2012/2/1   |         |        | 因为不同版本的程序的文件名可能不同，故删除具体程序文件名； |
|            |         |        | 初始版本                          |